

Altium Designer 機能セットサマリ

		基本セット	拡張セット
DXPプラットフォーム	ソフトウェア統合プラットフォーム、サポートされているすべてのエディタとビューア用のGUI、設計ドキュメントプレビューのためのDesign Insight、デザインコンパイラ、ファイル管理、バージョン管理インターフェース、スクリプトエンジン	✓	✓
回路図 - ビューア	回路図ドキュメントとライブラリを開き、表示、印刷	✓	✓
回路図 - 編集	すべての回路図ドキュメントとライブラリの編集能力、ネットリスト生成	✓	✓
シミュレーション - ミックスシグナル	SPICE 3F5/XSPICEミックスシグナル回路シミュレーション(PSpice®互換)	✓	✓
シミュレーション - VHDL	シミュレーション	✓	✓
シグナルインテグリティ - 回路図レベル	レイアウト前のシグナルインテグリティ解析 - フル解析エンジンを含む、PCBパラメータのデフォルト値を使用	✓	✓
PCB - ビューア	PCBドキュメントを開き、表示、印刷	✓	✓
PCB - ボード定義とルール	メカニカルレイヤ上のオブジェクトの配置 / 編集、高速ボード設計のデザインルール、ユーザー定義可能なレイヤスタック、回路図から設計を移植、コンポーネントの配置	✓	✓
CAMファイル - ビューア	CAMおよびメカニカルファイルを開いて、インポート	✓	✓
NanoBoardサポート	自動構成機能、交換可能なターゲットFPGA、プロセッサードボード(すべてのチップベンダ製)が幅広くサポートされ、さらにシステムアーキテクチャにおいて完全なフレキシビリティを実現するプラグインペリフェラルボードもサポート、FPGA設計用のパワーモニタ、Nanotalk	✓	✓
FPGA合成機能	C、OpenBus、回路図、VHDL、Verilogのデザインを合成、カスタムWishboneインターフェースのコンポーネントでカスタムFPGAロジック開発	✓	✓
ソフトデバイス JTAGサポート	FPGA内部で動作する仮想計測器やプロセッサなどのソフトデバイスへのライブな接続	✓	✓
ハードデバイス JTAGサポート	すべての JTAG デバイスに対して、ピンステータスの対話式モニタリング機能を提供	✓	✓
FPGAベースの計器	周波数発生器、ロジックアナライザ、ターミナルエミュレータ、入出力モジュール、カスタム計測器など、合成済みのFPGA用計器	✓	✓
FPGAプロセッサコア	合成済みのFPGA用TSK165、TSK51、TSK52、TSK80およびTSK3000プロセッサコアとライブラリ、およびVirtex™-4 FX、アルテラNios® II、およびアクテルCoreMP7	✓	✓
プロセッサコア 組み込みツール	FPGA準拠TSK165、TSK51、TSK52、TSK80、TSK3000、ザイリンクスMicroBlaze™、アルテラNios® II、ARM7™ およびPowerPC™ 405コンパイラ、リンカ、シミュレータ、デバッグ	✓	✓
PCB - 3Dビジュアライゼーション機能を持つ設計環境	3Dビジュアライゼーション機能により、リアルにレンダリングされたボードビューが可能。これにはSTEPモデルの直接リンクとリアルタイムな干渉チェック、2Dと3D両方のビュー設定などのMCAD~ECADサポートも含まれます。		✓
PCB - レイアウト	クリップボードにイメージデータをコピー/ペースト、電気リカルレイヤ上のオブジェクトの配置/編集、フットプリントの作成、ライブラリからの配置、インポートウィザード		✓
PCB - 対話式配線機能	インタラクティブ配線(プッシュ&シャブ、ハグ&オートコンプリート)、差動ペア、対話式配置/自動配置、ピン/パーツのダイナミックスワッピング		✓
トポロジカル自動配線	レイヤ、オブジェクトおよび設計ルールをフルサポートするトポロジカル自動配線機能、PCBファイルの自動配線		✓
シグナルインテグリティ - レイアウトレベル	レイアウト後のシグナルインテグリティ解析、PCB配線の解析をサポートするフル解析エンジン		✓
PCB - 製造用ファイル出力	複数データ出力機能により、単一のメディアタイプに複数の出力を統合しデータ管理を効率化、ガーバー、NCDリル、ODB++ファイル、STEPの生成など		✓
CAMファイル - エディタ (ガーバー、ODB++)	CAMと機械系データのインポート、面付け、NCルータ設定、DRC、CAMと機械系データのエクスポート		✓

ペリフェラル、タイムベースライセンスオプション、あるいはSoftware Assuranceの追加について、詳細は弊社担当までお問い合わせください。